22/01/2012

הערות בנוגע לסדר וניקיון:

1. בחלק משמות המסמכים ב- documentation and questions יש בלבול בין 2012 ל- 2011, ולהפך.
2. ב- 17.1 החזרתי לכם מסמך תגובה – תכניסו גם אותו ל- SVN.
3. ממליץ לשנות את שמות המסמכים כך שהתחילית תהיה מהצורה yyyy/mm/dd.
4. קובץ ה- VESA שאצלכם אמנם עם תיקון הבאג שבארי ביצע אך לא כולל את עדכון ה- HEADER בנוגע לשינוי. קחו מ- <http://runlen.googlecode.com/svn/branches/VHDL/Design/Video/VESA/vesa_gen_ctrl.vhd>
5. את ספריית VHDL\Design\Video\Decompress ניתן למחוק.
6. נא להוסיף ב- HEADER את מהות השינוי שביצעתם ב- pixel\_mng.vhd. כמו-כן, אפשר להוריד מהקוד בכלל את rep\_size\_g וכל ההשפעה שלו (ניטרלתם את ההשפעה – ניתן להוריד מהקוד בכלל).
7. ניתן למחוק את pixel\_mng.vhd.bak ואת pixel\_mng-org.
8. מדוע uart\_tx\_1 ו- uart\_tx\_2 ממוקמים ב- VHDL\Design\Top Block? הם צריכים להיות ממוקמים בספריית הסימולציה.
9. ניתן למחוק את sdram\_controller.vhd.bak מספריית VHDL\Design\Memory\Memory\_Controllers\SDRAM\_Controller.
10. את mem\_ctrl\_rd-org ניתן למחוק (הוא גם זהה ל- mem\_ctrl\_rd).
11. נא לציין ב- HEADER את השינויים שבוצעו ב- mem\_ctrl\_wr. למחוק קבצים לא רלוונטיים מהספרייה הזו.
12. ניתן למחוק את ספריית VHDL\Design\Misc\Altera\_DE2\7Segment\_Display.
13. ניתן למחוק את קובץ transcript מספריית VHDL\Design\Video\Display\_Controller\_Top.
14. נא לציין ב- HEADER של ה- disp\_ctrl\_top את מהות השינוי שבוצע.
15. זכור לי שהערתי לגבי לגבי שורות 738, 740 ב- disp\_ctrl\_top לגבי השמה ל- open. מדוע לא בוצע, והאם לא צועק על warning בזמן קומפילציה?
16. נא לציין ב- HEADER של ה- mds\_top את מהות השינוי שבוצע.
17. גם את הקובץ הזה להעלות ל- SVN.